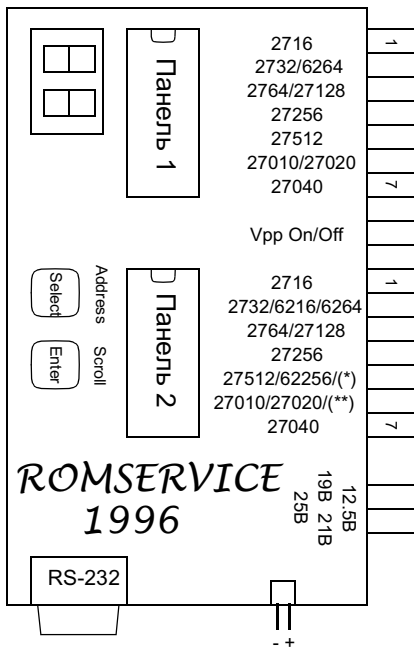


ROMSERVICE

**Универсальный микропроцессорный
программатор ПЗУ МП-7**

Инструкция по эксплуатации

Москва 1996



(*) Однокристалльные микроЭВМ семейств MCS-48/51/51+.

(**) Микросхемы FLASH-памяти семейства 28F***

Рис. 1. Внешний вид программатора МП-7 и обозначение клавиш.

1. Назначение прибора.

Универсальный микропроцессорный программатор МП-7 представляет собой специализированную 8-ми разрядную микроЭВМ и предназначен для работы с микросхемами программируемых ПЗУ с ультрафиолетовым стиранием информации отечественного и зарубежного производства серий К573, КС1626, 27***, 27С***, микросхем FLASH-памяти серии 28*** и ПЗУ однокристалльных микроЭВМ (ОМЭВМ) серий К1816, К1830, 87**, 87С** и 80**.

Программатор может работать как в автономном режиме, так и под управлением IBM-совместимого персонального компьютера (далее ПК).

В автономном режиме прибор позволяет:

- подсчитывать контрольную сумму хранящейся в ПЗУ информации;
- осуществлять считывание информации из ПЗУ и ее отображение в 16-ричной форме (кроме ОМЭВМ);
- сравнивать информацию из двух микросхем-носителей;
- оперативно проверять качество стирания микросхем;
- производить запись в ПЗУ информации, используя в качестве носителя микросхему-образец;
- проверять работоспособность микросхем статических ОЗУ типа К537РУ8, К537РУ9, К537РУ10, К537РУ17, К537РУ25, 6216, 6264, 62256 и аналогичных;
- осуществлять стирание микросхем FLASH-памяти;

Под управлением компьютера прибор позволяет:

- подсчитывать контрольную сумму хранящейся в ПЗУ информации;
- осуществлять считывание информации из ПЗУ для записи в файл;
- сравнивать информацию из микросхемы ПЗУ и файла;
- производить запись в ПЗУ информации, хранящейся в файле;
- осуществлять стирание микросхем FLASH-памяти.

Программатор рассчитан на работу с автономным или сетевым источником питания в помещении или на открытом воздухе.

2. Устройство прибора.

Устройство программатора позволяет осуществлять ввод информации при помощи двух многофункциональных клавиш. Для отображения информации служит 2-х разрядный 7-ми сегментный индикатор с десятичными точками. В программаторе имеются две контактные панели для установки микросхем ПЗУ и два 7-ми кнопочных переключателя, обеспечивающих перекоммутацию контактов панелей под различные типы ПЗУ. Каждой из панелей, имеющих условные номера 1 и 2, соответствует определенный переключатель. Выключатель Upp служит для включения напряжения программирования в режиме записи. Установка величины Upp осуществляется 2-х кнопочным переключателем.

Микросхемы ПЗУ, выполненные в 24-х и 28-ми выводных корпусах, устанавливаются в панели со смещением в сторону от 1-го вывода, т.е. вывод 1 микросхемы попадает в 5-й или 3-й контакт панели соответственно.

Панели программатора рассчитаны на работу с микросхемами в корпусах типа DIP. Допустима также работа с микросхемами в корпусах PLCC, LCC, TSOP, PSOP и др. при использовании специальных переходников. Таблица распайки переходников для микросхем серии 28F***BX, имеющих большее (чем 32) количество выводов приведена в приложении 5.

Для работы с ПЗУ ОМЭВМ программатор комплектуется специальным переходником.

Для подключения программатора к последовательному интерфейсу ПК имеется стандартный 9-ти штырьковый разъем.

Для работы прибора необходим источник питания постоянного тока, обеспечивающий напряжение $12 \pm 1\text{В}$ при токе до 500мА.

3. Подготовка к работе в автономном режиме.

Перед началом работы внимательно изучите настоящую инструкцию. Подготовьте источник питания. Обеспечьте распайку разъема блока питания в соответствии с полярностью, указанной на плате. Для работы в автономном режиме к разъему, расположенному на программаторе, не должно быть подключено никакого кабеля. Включите источник питания. При этом на

индикаторе появится сообщение: "t1". Это свидетельствует о нормальной работе прибора.

4. Порядок работы с микросхемами ПЗУ в автономном режиме.

4.1. Общие указания.

Контактные панели программатора позволяют установить микросхемы ПЗУ зарубежного производства типа 2716...27040 и их отечественные аналоги (см. таблицу 1). Тип ПЗУ устанавливается отдельно для каждой панели расположенным несколько выше 7-ми кнопочным переключателем в соответствии с таблице 2. Нумерация кнопок переключателя осуществляется слева направо. Панель 1 расположена слева, панель 2 - справа. Управление работой программатора осуществляется двумя клавишами: "SELECT" (левая) и "ENTER" (правая). Цифровые данные отображаются на индикаторе в

Таблица 1.

Микросхема	Отечественный аналог серии 27***
2716	K573PФ2, PФ5
2764	K573PФ4, PФ6, KC1626PФ1
27256	K573PФ7, PФ8

16-ричном виде, сообщения - в мнемоническом.

Таблица 2.

Номер	Кнопка	Тип ПЗУ
1	1	2716
2	2	2732
3	3	2764
4	3	27128
5	4	27256
6	5	27512
7	6	27010
8	6	27020
9	7	27040
A	5	8748
B	5	8749
C	5	8751
D	5	8753
		87C51FA

Первоначально индицируемое сообщение "t1" приглашает к вводу типа ПЗУ для первой панели. Тип задается цифрой, определяющей его номер в таблице 2. Цифра выбирается нажатием клавиши "SELECT" и вводится нажатием клавиши "ENTER".

Аналогично задается тип для 2-ой панели. Если типы одинаковые, программатор перейдет в режим

ожидания команд и на индикаторе появится сообщение "гУ". В противном случае, необходимо дополнительно ввести номер блока для микросхемы большего объема. Блоки нумеруются с нуля. Объем блоков определяется объемом меньшей ПЗУ, а их количество - соотношением объемов обеих микросхем. Максимальный номер блока - 256 (в 16-ричном коде - FF) для пары микросхем 2716 и 27040. Назначение кнопок при этом такое же как и при задании типов ПЗУ.

Наиболее часто используемые команды программатора вводятся непосредственно из режима ожидания команды "Ready". Остальные - из режима расширения "Escape". В таблице 3 приведена расшифровка всех выводимых на индикатор мнемонических сообщений, а для сообщений, являющихся названиями команд, и режим, в котором возможен ввод данной команды.

Выбор нужной команды осуществляется клавишей "SELECT", а ввод - клавишей "ENTER", возврат к назначению типов - одновременным нажатием обеих клавиш.

При работе с микросхемами различных типов все выводимые на индикатор адреса относятся к ПЗУ большего объема.

4.2. Команды Check 1 и Check 2.

Эти команды предназначены для подсчета контрольной суммы блока информации в микросхеме ПЗУ, установленной в 1-ую или 2-ую панель соответственно. Контрольная сумма вычисляется в формате, принятом в журнале "Радио" (формат компьютеров "Радио-86РК", "Орион-128" и др.). Время вычисления зависит от объема информации и может достигать 24 с.

На индикатор выводится старший байт контрольной суммы. Нажатие любой клавиши приводит к выводу младшего байта. Повторным нажатием обеспечивается выход в режим "Ready".

4.3. Команды Copy и Copy A.

Команда Copy позволяет производить запись информации из установленной в панель 1 ПЗУ в микросхему, установленную в панель 2.

Таблица 3.

Мнемоника	Сообщение	Расшифровка	Режим
t1 t2 on OF Ab bd rY in	Type 1? Type 2? Upp On Upp Off Abort Bad Ready Input	Задать тип панели 1 Задать тип панели 2 Вкл. напряжение программ. Выкл. напряжение программ. Прерывание записи Микросх. ОЗУ неисправна Режим ввода команд Ввод команд для ОМЭВМ	
CP CA c1 c2 CL Ec Vr Fc r1 r2 rt Er Ld Sc S2 St	Copy Copy A Check 1 Check 2 Class Escape Verify Free control Read 1 Read 2 RAM test Erase Load Security Security 2 Security table	Запись в панель 2 из 1 Запись адаптивным алгоритмом Подсчет контрольной суммы ПЗУ из панели 1 Подсчет контрольной суммы ПЗУ из панели 2 Выбор класса FLASH-памяти Переход в режим Escape Сравнение двух ПЗУ Проверка чистоты ПЗУ Чтение из панели 1 Чтение из панели 2 Тестирование ОЗУ Стирание FLASH-памяти Загрузка информации из ОМЭВМ в буферное ОЗУ Прошивка бита защиты для MCS-51 Прошивка бита2 защиты для MCS-51+ Прошивка шифровальной таблицы для MCS-51+	Ready Ready, input Ready, input Ready, input Ready Ready Escape, input Escape Escape Escape Escape Escape Input Input Input Input

Внимание! Установите величину напряжения программирования, пользуясь техническими условиями на прошиваемую микросхему и приложением 2 настоящей инструкции. Программатор МП-7 имеет преобразователь напряжения на четыре фиксированных значения.

Таблица 4.

Кнопка 1	Кнопка 2	Upp, В
-	-	12,5
+	-	19
-	+	21
+	+	25

Выбор напряжения осуществляется 2-х кнопочным переключателем в соответствии с таблицей 4.

Перед началом записи программатор предлагает включить напряжение программирования выключателем "Upp".

Включение подтверждается нажатием клавиши "ENTER".

В процессе копирования на индикаторе отображается второй байт текущего адреса в 16-ричном виде. Программирование может быть прервано одновременным нажатием обеих клавиш. Скорость прошивки составляет около 10 секунд на килобайт.

По окончании копирования программатор предложит выключить напряжение программирования и подтвердить выключение клавишей "ENTER".

При программировании ПЗУ можно применять команду *Soru A*, использующую адаптивный алгоритм записи, при котором скорость прошивки определяется качеством прошиваемой микросхемы. Это позволяет в несколько (до 15) раз сократить время записи ПЗУ высокого качества, а также обеспечить надежную запись низкокачественных и некондиционных экземпляров одним выполнением команды *Soru A*.

Если программирование какой-либо ячейки невозможно (плохое стирание, неисправность) выполнение команды прекращается с выдачей сообщения "Abort".

4.4. Команды *Verify* и *Free control*.

Команда *Verify* производит сравнение выбранных блоков информации из ПЗУ первой и второй панелей. В случае полного совпадения информации происходит возврат в режим "Ready". В противном случае на индикатор будут последовательно выведены данные из ПЗУ 1-ой и 2-ой панелей, первый, второй и третий байты адреса несовпавших данных. Данные из первой панели

отображаются без десятичных точек, данные из второй панели - с двумя точками. Первый байт адреса состоит из одной цифры, второй байт адреса помечается левой точкой, а третий - правой. Смена информации происходит при нажатии любой клавиши. Досрочный выход в режим "Ready" осуществляется при одновременном нажатии двух клавиш.

Формат команды Free control такой же. Но на индикатор выводятся отличия ПЗУ во второй панели от "чистой". Это позволяет следить за процессом стирания микросхемы.

4.5. Команды Read 1 и Read 2.

Эти команды предназначены для просмотра информации из 1-ой и 2-ой панелей соответственно. Данные отображаются последовательно, начиная с начального адреса выбранного блока. Для перехода к следующему адресу используется клавиша "ENTER", для вывода на индикатор адреса - клавиша "SELECT" (аналогично Verify). Удержание клавиши "ENTER" в нажатом состоянии более 0.5 с приводит к автоматической смене данных на индикаторе с частотой около 50 байт в секунду. Одновременное нажатие двух клавиш обеспечивает выход в режим "Ready".

4.6. Команда RAM test.

Для тестирования микросхем статических ОЗУ серии K537 необходимо переключатель второй панели установить в положение для 2732 при проверке микросхем 6216, 6264 и аналогов, или в положение 27512 при проверке микросхем 62256. Тестирование выполняется по команде RAM test. Проверяемая микросхема должна находиться во второй панели. Время выполнения команды не более 20 с. На индикаторе отображается объем ОЗУ (в килобайтах: 02, 08 или 32), либо сообщение "Bad" (если микросхема неисправна).

4.7. Команда Escape.

Выполнение команды Escape переводит программатор в режим расширения "Escape", из которого осуществляется ввод редко используемых команд.

4.8. Дополнительные возможности программатора.

Этот раздел ориентирован на подготовленных пользователей. Пользуясь изложенными ниже данными, Вы сможете значительно расширить возможности Вашего программатора.

Все дополнительные функции, не описанные в настоящей инструкции, базируются на нескольких основных правилах:

- задание типа ПЗУ переключателями приводит лишь к перекоммутации выводов установочных панелей для микросхем выбранного типа;

- задание типа ПЗУ с клавиатуры необходимо для вычисления значений начального и конечного рабочих адресов;

- при установке ПЗУ 27256 в панель для 27128 или 27512 в панель для 27256 чтение всегда происходит из старшей половины микросхемы;

- установка переключателей для прошиваемой ПЗУ всегда должна строго соответствовать типу последней.

Приведем несколько примеров использования этих правил.

Дублирование информации.

Если необходимо скопировать информацию из ПЗУ 2764 дважды в обе половины ПЗУ 27128, это можно сделать, задав с клавиатуры оба типа как 27128.

Кратная прошивка.

Если микросхему (некондиционную) не удастся прошить с первой попытки, а каждая последующая попытка уменьшает количество непрошитых ячеек, уменьшить количество необходимых для прошивки этой микросхемы операций можно, воспользовавшись кратной прошивкой. Для этого необходимо ввести с клавиатуры тип большей микросхемы. В этом случае при каждом выполнении команды Сору будет производиться 2-х, 4-х или более кратный цикл записи.

Частичная прошивка.

Для копирования второй четверти ПЗУ 27256 в чистую вторую четверть другой ПЗУ 27256 достаточно задать в любом порядке типы 27256 и 2764 и номер блока 02.

Понижение адреса.

Прошить информацию из старшей половины 27256 в младшую половину чистой 27256 можно, установив переключатель первой панели в положение 27128 и работая с микросхемой-образцом как с 27128.

Работа с нулевым блоком.

При работе с нулевым блоком можно упростить задание типов с клавиатуры, введя оба типа соответствующими размеру блока.

5. Порядок работы с микросхемами FLASH-памяти в автономном режиме.

5.1. Общие указания.

Программатор МП-7 ориентирован на работу с тремя основными семействами (классами) микросхем FLASH-памяти серии 28***:

- STANDART FLASH (28F256, 28F512, 28F010, 28F020 фирмы AMD, 28F256A, 28F512, 28F010, 28F020 фирмы Intel);
- AMD AUTO FLASH (28F256A, 28F512A, 28F010A, 28F020A фирмы AMD), оснащенные встроенными алгоритмами записи и стирания с функцией Data poll;
- Intel BOOT BLOCK FLASH (28F001BX-B/T, 28F002BX-B/T, 28F004BX-B/T, 28F200BX-B/T, 28F400BX-B/T фирмы Intel), поблочко стираемые, имеющие встроенные алгоритмы записи и стирания с регистром статуса, BOOT BLOCK, с возможностью аппаратной защиты данных в нем.

Большинство микросхем других фирм-производителей являются аналогами перечисленных выше.

При работе с FLASH-памятью в качестве типов "t1" и "t2" задаются типы обычных УФППЗУ того же объема. Допускается установка в панель 1 микросхемы УФППЗУ, а в панель 2 - FLASH-памяти и наоборот. Для работы с FLASH-микросхемами переключатель типа соответствующей панели должен находиться в положении 27010 (кроме Intel 28F001BX-B/T, для которой должны

быть одновременно нажаты кнопки "27010" и "27512" у панели 2 или все отжаты у панели 1).

Переход к работе с серией 28*** и переключение семейств FLASH-памяти осуществляется командой Class. Для индикации выбранного семейства используются десятичные точки, отображаемые совместно с названием режима "Ready" и названиями команд следующим образом. При выборе УФПЗУ серии 27*** точки не светятся. Для семейства 28F***А светится правая точка, для 28F*** - левая, для 28F***ВХ - обе.

Для стирания микросхем используется команда Erase. Для записи следует применять команду Сору А. Алгоритмы записи и стирания полностью соответствуют рекомендованным фирмами AMD и Intel. Остальные команды полностью соответствуют их описанию в разделе 4.

Напряжение программирования для всех FLASH микросхем составляет 12(12.5)В.

5.2. Команда Class.

Команда Class обеспечивает переключение семейств микросхем памяти для правильного выбора режимов записи и стирания в панели 2 в следующем порядке:

(27***) \rightarrow (28F***А) \rightarrow (28F***ВХ) \rightarrow (28F***) \rightarrow (27***).

5.3. Команда Erase.

Эта команда выполняет стирание микросхемы FLASH-памяти, установленной в панель 2. Перед началом стирания программатор напоминает о необходимости включить напряжение программирования. В случае успешного стирания программатор предложит выключить напряжение программирования, при неудаче высвечивается сообщение "Abort".

Для семейства 28F*** стирание выполняется в два этапа. На первом этапе производится предпрограммирование - запись по всем адресам кода 00. Второй этап - собственно стирание и верификация - не может длиться более 20 с. В процессе предпрограммирования на индикаторе перебираются адреса так же как и при записи. На втором этапе индикатор эпизодически гаснет и зажигается вновь. Чем меньше время свечения индикатора тем выше качество стираемой микросхемы. Для

правильного выполнения обоих этапов микросхема должна быть выбрана целиком (при задании типов t1 и t2).

Для семейства 28F***А выбор рабочей области может быть любым. Индикатор в процессе стирания не светится.

Микросхемы семейства 28F***VX разбиты на блоки (см. приложение 4). Однократное выполнение команды Erase обеспечивает стирание одного выбранного блока. Для выбора блока необходимо задать рабочую область любого объема внутри нужного блока (при задании типов t1 и t2 один из них должен соответствовать объему всей микросхемы, а другой - объему выбранного блока или любому меньшему объему). Как и для 28F***А индикатор в процессе стирания не светится.

6. Порядок работы с ПЗУ однокристалльных микроЭВМ в автономном режиме.

6.1. Общие указания.

Текст данного раздела составлен таким образом, что его полноценное усвоение возможно только после ознакомления с разделом 4. Это связано с тем, что работа с ПЗУ ОМЭВМ во многом схожа с работой с микросхемами ПЗУ серии 27***. Поэтому в нижележащем тексте содержится значительное количество ссылок на текст и таблицы раздела 4.

Программатор ориентирован на работу с ПЗУ микроЭВМ семейств: MCS-48(8748,8749), MCS-51 (8751), MCS-51+ (87С51,8753), их аналогов из серии 80** и отечественных аналогов (см. табл. 5).

Микросхемы серии 80** содержат масочное ПЗУ, информация в которое записывается в процессе изготовления микросхемы и не может быть изменена. ПЗУ таких микросхем может быть только считано. В составе микросхем семейства MCS-51 имеется бит защиты информации от несанкционированного доступа, после прошивки которого содержимое ПЗУ

Таблица 5.

Микросхема	Отечественный аналог
8748	K1816BE48
8049	K1816BE49
8051	K1816BE51
8751	K1816BE751
87С51	K1830BE751
8753 (87С51FA)	≈K1830BE753

не может быть считано внешними средствами вплоть до полного стирания УФ-излучением. Семейство MCS-51+ содержит два бита защиты. Бит2 выполняет функции основного и запрещает чтение информации из ПЗУ, а бит1 запрещает взятие данных из внутреннего ПЗУ командами, расположенными во внешнем ПЗУ. Это предотвращает доступ к информации с использованием специальных стенов. Дополнительным средством защиты в семействе MCS-51+ служит шифровальная таблица, после прошивки которой вся информация из ОМЭВМ будет считываться в зашифрованом виде. Микросхема 87С51FA содержит кроме того третий редко используемый бит защиты, запрещающий работу с внешней памятью программ, и шифровальную таблицу двойного размера. Прошивка этих средств защиты в программаторе МП-7 не предусмотрена.

Редко встречающаяся микросхема 8050 (1816BE50) отличается от 8049 лишь вдвое большим объёмом внутреннего масочного ПЗУ и его первая половина может быть считана программатором в режиме 8749.

Для работы с ОМЭВМ в панель 2 устанавливается переходник, прилагаемый к программатору. Ближняя (к пользователю) панель переходника предназначена для микросхем семейства MCS-48, дальняя - для MCS-51/51+.

При работе с ОМЭВМ, в ответ на появляющийся после включения прибора запрос "Type 1?", следует вместо цифры (как для ПЗУ) задать букву в соответствии с таблицей 2. Сообщение "Input" свидетельствует о нахождении программатора в режиме, при котором возможна установка (снятие) микросхемы ОМЭВМ в программатор. Режим 'Input' является основным режимом ожидания ввода команды при работе с однокристалльными микроЭВМ (аналогично режиму "Ready" при работе с ПЗУ).

Исходная информация для прошивки (сравнения) ПЗУ микроЭВМ может находиться в микросхеме ПЗУ типа 2716/2732/2764, установленной в панель 1 программатора, и должна размещаться с нулевого адреса ПЗУ. Для копирования информации из одной ОМЭВМ в другую, в панель 1 устанавливается буферное ОЗУ типа 6264 (K537PY17). Положение переключателя панели 1 в этом случае должно соответствовать 2732 (кнопка 2). Переключатель панели 2 всегда должен находиться в положении для 27512.

Микросхемы 8748/49 и им подобные требуют включения напряжения программирования U_{pp} не только для записи, но и для считывания информации. Во всех случаях, когда нужно включать и выключать напряжение программирования, на индикатор программатора выводится соответствующая подсказка ('on'/'oF'). Справочные данные о величине напряжения программирования приведены в Приложении 2. В связи с низким качеством изготовления микроЭВМ серии K1816BE** рекомендуется вместо напряжения 25В использовать 21В. Применяемый в программаторе адаптивный алгоритм записи обеспечивает в этом случае надежное программирование кристалла.

6.2. Команды Check1, Check2, CopyA и Verify.

Описание этих команд полностью соответствует п.п. 4.2, 4.3 и 4.4 настоящей инструкции и здесь не приводится.

6.3. Команда Load.

По этой команде данные из ПЗУ микроЭВМ загружаются в буферное ОЗУ в панели 1. В дальнейшем работа с содержимым буферного ОЗУ ничем не отличается от работы с ПЗУ образца.

6.4. Команды Security и Security2.

Эти команды предназначены только для MCS-51/51+ и служат для записи битов 1 и 2 защиты информации соответственно. Запись происходит мгновенно.

6.5. Команда Security Table.

Команда работает только с MCS-51+. Запись шифровальной таблицы длится менее 1с. В качестве шифра используются первые 32 байта из ПЗУ в панели 1. После записи таблицы вся информация из ОМЭВМ будет считываться в зашифрованом виде. Для микросхемы 87C51FA обеспечивается прошивка только первой половины шифровальной таблицы.

7. Подготовка и порядок работы с программатором под управлением ПК.

Для работы программатора под управление ПК требуется скопировать файлы с прилагаемой дискеты на жесткий диск ПК в директорию \ROMSERV или в любую другую.

Подключение программатора к ПК осуществляется через последовательный интерфейс RS-232. Для этого необходим стандартный кабель, используемый для последовательных устройств. Распайка кабеля приведена в приложении 6. Скорость обмена между программатором и ПК - 9600бит/с. Питание программатора осуществляется от внешнего источника питания. **ВНИМАНИЕ!** Подключение и отключение интерфейсного кабеля между ПК и программатором рекомендуется производить только **при выключенном питании программатора** во избежание поломки контроллера последовательного порта ПК. Если подключен интерфейсный кабель к разъему программатора, то при включении питания программатор автоматически переходит в режим работы под управлением ПК. Для перехода в автономный режим требуется выключить питание программатора, отсоединить интерфейсный кабель и снова включить питание прибора.

После подключения программатора к компьютеру все управление осуществляется программой mp7.exe. Для настройки параметров программы используется файл mp7.cfg. В нем указывается номер последовательного порта, через который идет обмен (по умолчанию - COM2), программа для просмотра содержимого файлов (по умолчанию - wpview.exe), программа для редактирования файлов (по умолчанию - fed.exe). Значение по умолчанию используется при отсутствии в директории \ROMSERV файла mp7.cfg или при неправильной записи параметра в нем.

Если неправильно подключен программатор на последовательный порт ПК, или выключено питание программатора, то программа mp7.exe при запуске выдает диагностическое сообщение. При нормальном подключении программа инициализирует сеанс работы и переходит в основной режим. Если программатор не подключен, то после запуска программы можно нажать клавишу Esc и получить возможность обрабатывать информацию в файлах на диске.

На экране расположено два окна и в нижней строке - функциональное меню. Слева расположено окно для выбора файлов при просмотре, контроле, редактировании и записи информации в ПЗУ. Справа расположено окно для выбора типа ПЗУ, определения границ рабочей области, подсчета контрольных сумм, чтения информации из ПЗУ в файл. Переход между окнами производится клавишей Tab. Более подробная информации о работе программы содержится в файле mp7info.doc.

При работе под управлением компьютера используется только панель для установки ПЗУ №2 и соответствующий ей переключатель типа ПЗУ (более подробно см. раздел 4.1). Напряжение программирования устанавливается переключателем как это описано в разделе 4.3.

Запись ПЗУ осуществляется адаптивным алгоритмом, аналогичным используемому командой *Soru A* в автономном режиме.

8. Комплект поставки.

- 1) Программатор МП-7
- 2) Инструкция по эксплуатации.
- 3) Дискета с программным обеспечением.
- 4) Переходник для ОМЭВМ.

9. Гарантийные обязательства.

Изготовитель гарантирует нормальную работу прибора в течении 12 месяцев с момента продажи потребителю, а также бесплатный ремонт в течении всего гарантийного срока при условии соблюдения правил пользования, установленных настоящей инструкцией.

Заявки на гарантийный и послегарантийный ремонт принимаются по месту покупки прибора.

Приложение 1
Контрольные суммы "чистых" ПЗУ

Объем	Тип ПЗУ	Контрольная сумма
2К	2716	F800
4К	2732	F000
8К	2764	E000
16К	27128	C000
32К	27256	8000
64К	27512	0000
и выше	и выше	
1К	8748	0000
2К	8749	0000
4К	8751	F000
8К	8753	E000

"Чистые" ПЗУ содержат по всем адресам коды FF.

"Чистый" экземпляр ПЗУ 27512 (или большей) и экземпляр с неисправностью цепей питания имеют одинаковую контрольную сумму. Однако во втором случае по всем адресам будет считан код 00.

Контрольные суммы для серии 28*** те же, что и для 27***.

"Чистые" 8748 и 8749 содержат по всем адресам код 00.

Приложение 2

Напряжение программирования ПЗУ

Тип ПЗУ	12.5В	19В	21В	25В
2716			+	+
2732	+		+	+
2764-27512	+		+	
27010-27040	+			
K573PФ2, PФ5				+
K573PФ4	+		+	
K573PФ6		+		
K573PФ7	нет данных			
K573PФ8	+			
KC1626PФ1	+			
8748-8751			+	
K1816BE48/49				+
K1816BE51/751			+	
87C51-87C53	+			
K1830BE751/753	+			

Приложение 3

Пример сеанса работы с программатором

Задача: Проверить наличие в микросхеме 2764 программы для телефона с определителем номера, версия 33 (контрольная сумма 51D5) и скопировать ее в чистую K573PФ6.

Действия пользователя	Индикация	Комментарий
Включение питания	t1	
<SELECT>	1	
<SELECT>	2	
<SELECT>	3	
<ENTER>	t2	
<SELECT>	1	
<SELECT>	2	
<SELECT>	3	
<ENTER>	rУ	
Установка 2764 в панель 1	rУ	
Установка K573PФ6 в панель 2	rУ	
<SELECT>	CA	
<SELECT>	CP	
<SELECT>	c2	
<SELECT>	c1	
<ENTER>	51	верно
<ENTER>	d5	верно
<ENTER>	rУ	
<SELECT>	CA	
<SELECT>	CP	
<SELECT>	c2	

Действия пользователя	Индикация	Комментарий
<ENTER>	E0	
<ENTER>	00	чистая
<ENTER>	rУ	
<SELECT>	CA	
<ENTER>	on	
Установка Upp 19B	on	
Включение напр.программир.	on	
<ENTER>	00	
	.	
	.	
	0F	
	10	
	.	
	.	
	1F	
	oF	
Выключение напр.программир.	oF	
<ENTER>	rУ	
<SELECT>	CA	
<SELECT>	CP	
<SELECT>	c2	
<ENTER>	51	прошита
<ENTER>	d5	верно
<ENTER>	rУ	
Выключение питания	rУ	
Окончание работы		

Приложение 4.

Блочная структура семейства Intel 28F***BX
и выбор блока для стирания.

28F001BX-B

Номер блока	Тип блока	Размер Кбайт	Границы	Тип t1	Тип t2	Часть 00-XX
1	boot	8	00000H-01FFFFH	3	7	00
2	param.	4	02000H-02FFFFH	2	7	02
3	param.	4	03000H-03FFFFH	2	7	03
4	main	112	04000H-1FFFFFH	3	7	02

28F001BX-T

Номер блока	Тип блока	Размер Кбайт	Границы	Тип t1	Тип t2	Часть 00-XX
1	main	112	00000H-1BFFFFH	3	7	00
2	param.	4	1C000H-1CFFFFH	2	7	1C
3	param.	4	1D000H-1DFFFFH	2	7	1D
4	boot	8	1E000H-1FFFFFH	3	7	0F

28F002BX-B, 28F200BX-B

Номер блока	Тип блока	Размер Кбайт	Границы	Тип t1	Тип t2	Часть 00-XX
1	boot	16	00000H-03FFFFH	4	8	00
2	param.	8	04000H-05FFFFH	3	8	02
3	param.	8	06000H-07FFFFH	3	8	03
4	main	96	08000H-1FFFFFH	6	8	01
5	main	128	20000H-3FFFFFH	7	8	01

28F002BX-T, 28F200BX-T

Номер блока	Тип блока	Размер Кбайт	Границы	Тип t1	Тип t2	Часть 00-XX
1	main	128	00000H-1FFFFFH	7	8	00
2	main.	96	20000H-37FFFFH	6	8	02
3	param.	8	38000H-39FFFFH	3	8	1C
4	param.	8	3A000H-3BFFFFH	3	8	1D
5	boot	16	3C000H-3FFFFFH	4	8	0F

28F004BX-B, 28F400BX-B

Номер блока	Тип блока	Размер Кбайт	Границы	Тип t1	Тип t2	Часть 00-XX
1	boot	16	00000H-03FFFFH	4	9	00
2	param.	8	04000H-05FFFFH	3	9	02
3	param.	8	06000H-07FFFFH	3	9	03
4	main	96	08000H-1FFFFFFH	6	9	01
5	main	128	20000H-3FFFFFFH	7	9	01
6	main	128	40000H-5FFFFFFH	7	9	02
7	main	128	60000H-7FFFFFFH	7	9	03

28F004BX-T, 28F400BX-T

Номер блока	Тип блока	Размер Кбайт	Границы	Тип t1	Тип t2	Часть 00-XX
1	main	128	00000H-1FFFFFFH	7	9	00
2	main	128	20000H-3FFFFFFH	7	9	01
3	main	128	40000H-5FFFFFFH	7	9	02
4	main.	96	60000H-77FFFFH	6	9	06
5	param.	8	78000H-79FFFFH	3	9	3C
6	param.	8	7A000H-7BFFFFH	3	9	3D
7	boot	16	7C000H-7FFFFFFH	4	9	1F

Приложение 5.

Распайка переходников для 28F***ВХ.

Корпус TSOP-56

Контакт TSOP- 56	Контакт панели прог-ра	Контакт панели прог-ра	Контакт TSOP- 56
1	-	-	56
2	-	30	55
3	2	16	54
4	3	16	53
5	29	12	52
6	28	21	51
7	4	-	50
8	25	20	49
9	23	-	48
10	26	19	47
11	-	-	46
12	-	18	45
13	31	32	44
14	1	32	43
15	-	-	42
16	-	17	41
17	1	-	40
18	-	15	39
19	-	-	38
20	(*)	14	37
21	27	-	36
22	5	13	35
23	6	24	34
24	7	16	33
25	8	22	32
26	9	11	31
27	10	-	30
28	-	-	29

(*) Смотри ссылку к следующей таблице.

Корпус PSOP-44

Контакт PSOP-44	Контакт панели прог-ра	Контакт панели прог-ра	Контакт PSOP-44
1	1	1	44
2	-	31	43
3	(*)	26	42
4	27	23	41
5	5	25	40
6	6	4	39
7	7	28	38
8	8	29	37
9	9	3	36
10	10	2	35
11	11	30	34
12	22	16	33
13	16	16	32
14	24	12	31
15	13	21	30
16	-	-	29
17	14	20	28
18	-	-	27
19	15	19	26
20	-	-	25
21	17	18	24
22	-	32	23

(*) Этот сигнал в панели программатора отсутствует. Он может быть взят с самого дальнего от края платы и самого правого вывода переключателя панели 2. Для 28F002BX/200BX этот сигнал может не подаваться.

Корпус TSOP-40

Контакт TSOP- 40	Контакт панели прог-ра	Контакт панели прог-ра	Контакт TSOP- 40
1	2	30	40
2	3	16	39
3	29	-	38
4	28	-	37
5	4	23	36
6	25	21	35
7	26	20	34
8	27	19	33
9	31	18	32
10	1	32	31
11	1	32	30
12	-	-	29
13	(*)	17	28
14	5	15	27
15	6	14	26
16	7	13	25
17	8	24	24
18	9	16	23
19	10	22	22
20	11	12	21

(*) Этот сигнал в панели программатора отсутствует. Он может быть взят с самого дальнего от края платы и самого правого вывода переключателя панели 2. Для 28F002BX/200BX этот сигнал может не подаваться.

Приложение 6
Схема распайки интерфейсного кабеля.

Программатор		COM1		COM2	
9 pin		9 pin		25 pin	
2		3		2	
3		2		3	
5		5		7	
4	пере- мычка	4	пере- мычка	20	пере- мычка
6		6		6	
7	пере- мычка	7	пере- мычка	4	пере- мычка
8		8		5	

Гарантийный талон.

Универсальный микропроцессорный программатор ПЗУ МП-7.

Серийный номер _____

Дата выпуска программатора _____

Дата продажи _____

Продавец _____

Штамп

Отметки о ремонтах:
